

Напомена: Списак у наставку није стриктан, у смислу да се на теоријском испиту могу појавити и различите варијације набројаних питања, као и једноставни задаци у вези са темом набројаних питања. Сврха списка је да се студенти упознају са типовима питања која могу да очекују, као и са градивом које теоријски испит покрива.

1. Написати истинитоносне таблице основних логичких везника (НЕ, И, ИЛИ).
2. Написати истинитоносне таблице изведених логичких везника (НИ, НИЛИ, ЕИЛИ).
3. Навести бар један начин на који се ЕИЛИ везник може представити помоћу основних логичких везника (НЕ, И, ИЛИ).
4. Навести основне законе алгебре логике.
5. Због чега се алгебра логике користи као основа савремених рачунара?
6. Шта значи да су два логичка израза еквивалентна?
7. Дефинисати појмове елементарне конјункције и дисјунктивне нормалне форме (ДНФ). Шта је савршена елементарна конјункција, а шта савршена ДНФ?
8. Дефинисати појмове елементарне дисјункције и конјунктивне нормалне форме (КНФ). Шта је савршена елементарна дисјункција, а шта савршена КНФ?
9. Укратко описати поступак за свођење логичког израза на ДНФ.
10. Шта је логичка функција и колико има логичких функција реда n ?
11. Шта је потпун систем везника? Навести бар три примера потпуних система логичких везника.
12. Изразити НЕ, И и ИЛИ везник помоћу НИ везника.
13. Укратко објаснити како се произвољна логичка функција може изразити у облику израза у савршеној дисјунктивној нормалној форми.
14. Шта је минимизација логичких израза и због чега нам је значајна?
15. На примеру објаснити метод алгебарских трансформација за минимизацију логичких израза.
16. Објаснити начин употребе Карноових мапа за минимизацију логичких израза. Пример.
17. Објаснити методу Квин-Мекласког за минимизацију логичких израза. Пример.
18. Како се употребљавају Карноове мапе у присуству небитних вредности? Пример.
19. Како се метод Квин-Мекласког користи у присуству небитних вредности? Пример.
20. Шта је Петриков метод и која је његова улога у оквиру методе Квин-Мекласког? Навести пример.
21. Елементарна логичка кола (гејтови) и њихове шематске ознаке.
22. Нацртати симбол и објаснити функцију NMOS транзистора.
23. Нацртати симбол и објаснити функцију PMOS транзистора.
24. Имплементација НЕ кола у CMOS-у.
25. Имплементација НИ и И кола у CMOS-у.
26. Имплементација НИЛИ и ИЛИ кола у CMOS-у.

27. Имплементација ЕИЛИ кола у CMOS-у.
28. Пропусни транзистори и преносне капије. Функција и улога.
29. Шта је бафер са три стања и чему служи?
30. Имплементација бафера са три стања у CMOS-у.
31. Шта је вредност високе импедансе и која је њена улога у логичким колима.
32. Шта је комбинаторно коло?
33. Навести најважније врсте основних комбинаторних кола.
34. Шта је мултиплексор и која му је основна функција? Представити графичким симболом и таблицом мултиплексор 4-1.
35. Нацртати логичко коло имплементације мултиплексора 4-1.
36. Како се мултиплексор употребљава за имплементацију логичких функција?
37. Шта је демултиплексор и која је његова основна функција? Представити графичким симболом и таблицом демултиплексор 1-4.
38. Нацртати логичко коло имплементације демултиплексора 1-4.
39. Шта је декодер и која је његова основна функција? Представити графичким симболом и таблицом декодер 2-4.
40. Нацртати логичко коло имплементације декодера 2-4.
41. Шта је кодер и где се обично користи? Шта је кодер са приоритетом?
42. Нацртати логичко коло имплементације кодера 4-2.
43. Нацртати логичко коло имплементације кодера 4-2 са приоритетом.
44. Шта је компаратор? Навести основне врсте компаратора.
45. Нацртати логичко коло 4-битног компаратора (за поређење на једнакост).
46. Нацртати логичко коло 4-битног компаратора за потпуно поређење.
47. Нацртати логичко коло 8-битног померача.
48. Нацртати истинитосну таблицу и логичко коло бинарног полусабирача.
49. Нацртати истинитосну таблицу и логичко коло потпуног сабирача.
50. Вишебитни таласасти сабирач. Кашњење.
51. Нацртати истинитосну таблицу и логичко коло бинарног полуодузимача.
52. Нацртати истинитосну таблицу и логичко коло потпуног одузимача.
53. Вишебитни таласасти одузимач. Кашњење.
54. Објаснити укратко принцип рада сабирача са рачунањем преноса унапред.
55. Шта код сабирача са рачунањем преноса унапред означавају вредности P_i и G_i и по којим се формулама рачунају.
56. Навести формуле по којима CLA јединица рачуна преносе C_i као и групне P и G вредности.
57. Навести пример имплементације ALU јединице.
58. Шта је програмибилни низ логичких елемената (PLA)? Навести пример.
59. Како се помоћу комбинаторних мрежа имплементира неизмењива меморија (ROM)? Пример таблице и одговарајуће имплементације.
60. Шта је секвенцијално коло? По чему се секвенцијална кола разликују од комбинаторних кола.

61. Нацртати концептуални дијаграм секвенцијалног кола и објаснити основни принцип рада.
62. Шта је нестабилност секвенцијалног кола, а шта недетерминистичност? Шта је метастабилност?
63. Шта је функција (таблица) преласка секвенцијалног кола? Навести пример.
64. Објаснити разлику између синхроних и асинхроних секвенцијалних кола.
65. Објаснити улогу часовника. На који начин часовник омогућава синхронизацију секвенцијалних кола?
66. Елементи циклуса часовника. Типови часовника. Фреквенција часовника.
67. Шта је SR реза? Нацртати имплементацију, таблицу преласка, логички симбол и објаснити понашање.
68. Шта је D реза? Нацртати имплементацију, таблицу преласка, логички симбол и објаснити понашање.
69. Која је основна разлика између резе и флип-флопа?
70. Нацртати имплементацију master-slave RS флип-флопа и објаснити понашање.
71. Нацртати имплементацију master-slave D флип-флопа и објаснити понашање.
72. Нацртати имплементацију master-slave JK флип-флопа и објаснити понашање.
73. Нацртати имплементацију master-slave T флип-флопа и објаснити понашање.
74. Објаснити проблем „хватања јединице“ (*1s catching problem*) код master-slave RS и JK флип-флопова. На који начин се овај проблем може решити?
75. Шта је регистар и како се имплементира? Нацртати пример.
76. Статичка меморија. Пример реализације синхроне статичке меморије 4×4 помоћу флип-флопова.
77. На примеру објаснити принцип конструкције већих меморија помоћу мањих.
78. Ефикасна реализација меморијске ћелије код статичких меморија.
79. Објаснити како се од асинхроних меморија могу конструисати синхроне меморије и нацртати одговарајући блок дијаграм.
80. Објаснити принцип рада меморијске ћелије код динамичких меморија.
81. Предности и недостатци динамичких меморија у односу на статичке.
82. Шта је померачки регистар и где се обично користи?
83. Асинхрони бинарни бројач. Нацртати шему и објаснити принцип рада. Који је основни недостатак асинхроних бројача?
84. Синхрони бинарни бројач. Нацртати шему и објаснити принцип рада.
85. Дизајн бројача са произвољним редоследом стања. Пример.
86. Коначни аутомати као модел синхроних секвенцијалних кола. Дизајн коначних аутомата. Пример.
87. Укратко објаснити основни принцип дизајна контролне јединице као коначног аутомата.
88. Навести пример описа неког алгорита у форми коначног аутомата (само таблица преласка, без реализације самог аутомата).
89. Објаснити разлику између рачунара са фиксираним и ускладиштеним програмом.
90. Објаснити улогу контролне јединице код рачунара са фиксираним и код рачунара са ускладиштеним програмом.

91. Шта је архитектура, а шта организација рачунара?
92. Шта обухвата ISA (архитектура скупа инструкција)?
93. Како делимо архитектуре према броју операнада инструкција?
94. На примеру објаснити разлике у перформансама између троадресних, двоадресних и једноадресних архитектура.
95. Шта је архитектура *load/store*? Објаснити.
96. Карактеристике CISC архитектура.
97. Карактеристике RISC архитектура.
98. Објаснити однос архитектура CISC и RISC.
99. Структура и формат машинске инструкције.
100. Врсте операнада машинске инструкције.
101. Објаснити директно адресирање меморијских операнада.
102. Објаснити индиректно адресирање меморијских операнада.
103. Објаснити индексно адресирање меморијских операнада.
104. Објаснити релативно адресирање меморијских операнада.
105. Објаснити адресирање база + померај и навести пример употребе.
106. Инструкције трансфера. Функција и пример употребе.
107. Аритметичко-логичке инструкције. Функција и пример употребе.
108. Инструкције безусловног скока. Функција и пример употребе.
109. Флегови процесора (O, S, Z, C). Када се постављају и чему служе?
110. Инструкције поређења и њихова улога у реализацији условних скокова. Пример.
111. Инструкције условног скока. Функција и пример употребе.
112. Коју комбинацију флегова тестира инструкција *jl*, а коју *jb* на *x86-64* архитектури?
113. Објаснити позивање процедура и враћање из њих коришћењем стека за чување повратне адресе. Предности и мане.
114. Објаснити позивање процедура и враћање из њих коришћењем регистра за чување повратне адресе. Предности и мане.
115. Објаснити пренос аргумената процедуре коришћењем стека. Предности и мане.
116. Објаснити пренос аргумената процедуре коришћењем регистара процесора. Предности и мане.
117. На који начин позвана функција може вратити вредност позивајућој функцији?
118. Које су основне компоненте процесора? Објаснити их.
119. Шта је ALU јединица и чему служи?
120. Шта су регистри опште намене и чему служе?
121. Чему служи инструкциони регистар (IR)?
122. Чему служи програмски бројач (PC)?
123. Чему служи статусни регистар (PSW)?
124. Чему служи регистар меморијских адреса (MAR)?
125. Чему служи регистар меморијских података (MDR)?
126. Шта је путања података (енгл. *datapath*) и из чега се састоји?

127. Нацртати уопштену шему путање података са три интерне магистрале. Пример извршавања операције.
128. Нацртати уопштену шему путање података са две интерне магистрале. Пример извршавања операције.
129. Нацртати уопштену шему путање података са једном интерном магистралом. Пример извршавања операције.
130. Шта је контролна јединица? Шта је улаз, а шта излаз из контролне јединице?
131. Описати основне фазе при извршавању инструкција процесора.
132. Објаснити фазу дохватања инструкције.
133. Објаснити фазу декодирања инструкције.
134. Објаснити фазу извршавања инструкције.
135. На које начине се може реализовати контролна јединица? Поређење.
136. Објаснити тврдо ожичену (хардверску) имплементацију контролне јединице.
137. Објаснити микропрограмску (софтверску) имплементацију контролне јединице.
138. Шта је микроинструкција? Структура микроинструкције.
139. Шта је микропрограм? Објаснити начин извршавања микропрограма.
140. Објаснити хоризонтални формат микроинструкција процесора.
141. Објаснити вертикални формат микроинструкција процесора.
142. Из којих делова се састоји меморијска магистрала и која је њихова улога?
143. Објаснити операцију читања податка путем меморијске магистрале без циклуса чекања.
144. Објаснити операцију читања података путем меморијске магистрале са циклусом чекања.
145. Објаснити операцију писања податка путем меморијске магистрале без циклуса чекања.
146. Објаснити операцију писања података путем меморијске магистрале са циклусом чекања.
147. Објаснити операцију читања блока података путем меморијске магистрале.
148. Објаснити ефикасну организацију оперативне меморије засновану на двостепеном адресирању (адреса врсте + адреса колоне)? Које су предности овог приступа?
149. Објаснити вишебајтни пренос података. Шта је меморијска реч?
150. Објаснити принципе меморијског поравнања података у оперативној меморији.
151. Укратко објаснити принцип рада испреплетених меморија као и разлог због којих их користимо?
152. Објаснити читање података са узастопних адреса код испреплетених меморија.
153. Објаснити упис података на узастопне адресе код испреплетених меморија.
154. Шта је меморијски контролер и које су му основне функције?
155. Која је разлика између унутрашњих и спољашњих меморија?
156. Набројати бар три врсте унутрашњих и бар три врсте спољашњих меморија.
157. Које све карактеристике разматрамо приликом упоређивања различитих врста меморија (унутрашњих и спољашњих)?
158. На који начин делимо меморије на основу њихове адресибилности?

159. Навести могуће начине приступа меморији.
160. Објаснити секвенцијалан приступ меморији.
161. Објаснити директан приступ меморији.
162. Објаснити непосредан приступ меморији.
163. Шта је капацитет меморије и у којим јединицама се изражава?
164. Какве меморије могу бити с обзиром на трајност (постојаност) записа? Примери.
165. Какве меморије могу бити с обзиром на измењивост њиховог садржаја? Примери.
166. Како се изражава брзина меморије? Који фактори највише утичу на брзину меморије.
167. Објаснити хијерархију меморија.
168. Навести основне врсте спољашњих меморија и навести њихове карактеристике.
169. Објаснити намену и основни принцип рада кеша.
170. Објаснити принцип локалности, шта је просторна а шта временска локалност? Примери.
171. На који начин кеш користи принципе просторне и временске локалности?
172. Објаснити читање кеша у случају поготка.
173. Објаснити читање кеша у случају промашаја.
174. Објаснити писање кеша у случају промашаја.
175. Објаснити писање кеша у случају поготка.
176. Објаснити директно мапирање адреса кеша и дати пример.
177. Објаснити асоцијативно мапирање адреса кеша и дати пример.
178. Објаснити скуп-асоцијативно мапирање адреса кеша и дати пример.
179. Због чега се врши замена линија кеша? Набројати најзначајније политике замене.
180. Објаснити LRU политику замене линије кеша. Добре и лоше стране.
181. Објаснити псеудо-LRU политику замене линије кеша. Добре и лоше стране.
182. Које политике писања кеша постоје и у чему се разликују?
183. Објаснити политику директног уписа (write-through). Добре и лоше стране.
184. Објаснити политику одложеног уписа (write-back). Добре и лоше стране.
185. Раздвојени и унификовани кеш. Поређење.
186. Објаснити архитектуре вишестепеног кеша и начин њиховог функционисања.
187. Објаснити разлику између ексклузивног и инклузивног вишестепеног кеша. Предности и мане.
188. Шта је систем прекида и која му је улога?
189. Навести и укратко објаснити врсте прекида.
190. Објаснити хардверске прекиде. Шта су маскирајући, а шта немаскирајући прекиди?
191. Објаснити софтверске прекиде. Која је типична улога софтверских прекида?
192. Шта су изузеци (у контексту система прекида) и чему служе?
193. Објаснити обраду хардверских прекида прозивком.
194. Објаснити обраду хардверских прекида засновану на векторима прекида.

195. Шта је контролер прекида и чему служи? Објаснити начин обраде прекида у присуству контролера прекида.
196. Објаснити на који начин се хардверски прекиди користе у сврху распоређивања процеса и послова од стране оперативног система.
197. Објаснити на који начин се софтверски прекиди користе за имплементацију системских позива на оперативним системима.
198. Како делимо улазно-излазне уређаје према смеру преноса података?
199. Навести најчешће коришћене врсте улазних уређаја на модерним рачунарима.
200. Навести најчешће коришћене врсте излазних уређаја на модерним рачунарима.
201. Навести примере двосмерних улазно-излазних уређаја на модерним рачунарима.
202. Шта су улазно-излазни контролери и која је њихова функција?
203. Описати типичан интерфејс улазно-излазног контролера који се користи за комуникацију са процесором.
204. Објаснити меморијски мапирани улаз/излаз.
205. Објаснити изоловани улаз/излаз.
206. Објаснити технику програмираног улаза/излаза.
207. Објаснити технику улаза/излаза вођеног прекидима.
208. Објаснити директан приступ меморији (DMA). Контролер DMA. Принцип рада.
209. Шта је виртуелна меморија и због чега се користи?
210. Објаснити концепт страница виртуелне меморије. Шта су странице, а шта оквири страница?
211. Објаснити прелискавање адреса виртуелне меморије. Пример.
212. Пресликавање адреса на више нивоа. Због чега се користи? Пример.
213. Шта су и када се користе политике замене страница?
214. Објаснити значај величине странице виртуелне меморије и навести примере.
215. Шта су таблице, а шта директоријуми страница виртуелне меморије? Објаснити.
216. Шта садрже ставке у таблици страница виртуелне меморије? Објаснити.
217. Шта је бафер таблице страница виртуелне меморије (TLB) и чему служи?